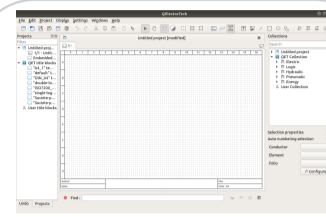
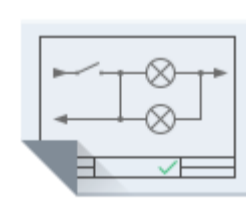
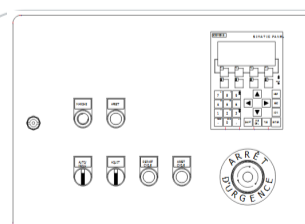
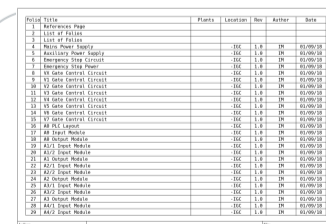


Obsah

[Základy](#)[Rozhraní](#)[Předvolby](#)[Projekt](#)[Folio](#)[Živel](#)[Dirigent](#)[Schéma](#)[Výkres](#)[Zprávy](#)[Export a tisk](#)[Příloha](#)

QElectroTech dokumentace

ZákladyRozhraníPředvolbyProjektFolioŽivelDirigentSchémaVýkresZprávy

[Export a tisk](#)[Příloha](#)

zde je pdf verze [pdf](#)

© Copyright 2020, tým QElectroTech.

Generováno [Sphinx](#) 2.4.0 pomocí [sphinxbootstrap4theme](#) 0.6.0.

[Zpět na začátek](#)